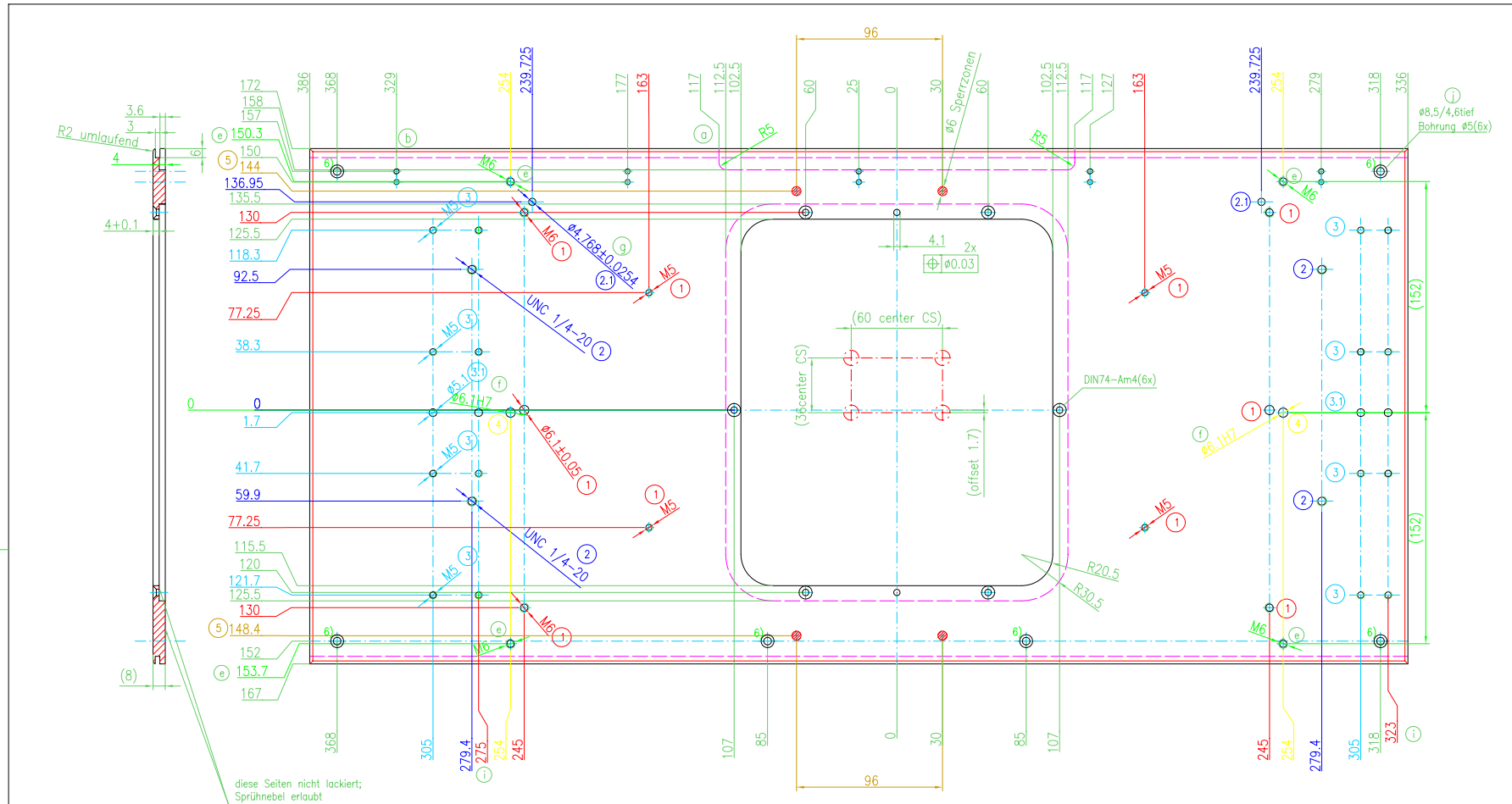
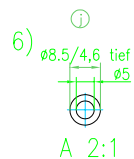


- Dockingpunkte für:
- 1) Infineon (Intellogic)
 - 2) Analog Devices (Intest)
 - 3) TEMIC (gleich MT9308)
 - 4) Lucent (Intest)
 - 5) Infineon (UDPplus ESMO)



- 1) RASCO standard
- 2) Option 1
- 3) Option 2
- 4) Option 3



company confidential !

This drawing and the information herein is the property of RASCO and is to be used in strict confidence. This drawing shall not be reproduced, copied, or given to any third party without express written permission from RASCO.

c) Alle Gewinde und Bohrungen, außer Senkung Ø8,5+Bohrung Ø5(6x) und DIN74-Am4(6x), vor dem Lackieren abdecken

Pos.-tol für Gewinde, Bohrungen, Senkungen ± 0.3 unbemaßte Gewinde M4

a	Ausfräsung geändert	02.07.03	ark	e	4x Gewinde M6 hinzu	22.07.05	flm	i	Bohr- und Gewinde hinzu	08.01.2007	pae				
b	Gewinde hinzu (5x)	02.07.03	ark	f	Toleranz geändert	22.07.05	flm	j	war DIN74-Km4	22.10.08	stp				
c	Lackierhinweis hinzu	22.11.03	MIS	g	Toleranz geändert	25.07.06	pae								
d	Feinstruktur hinzu	27.07.04	MIS	h	war AlMgCuMg1	25.07.06	pae								
Index	Zustand	Datum	Name	Index	Zustand	Datum	Name	Index	Zustand	Datum	Name	Index	Zustand	Datum	Name
Maßstab	1:2.5			Bearb.	20.02.03		ark								
Toleranzen				Gepr.											
Material															
Halbzeug															
Oberfläche															

03.8100.0099

docking plate

03.8100.0031